

Рисунок 1.1. Положение виртуальной системы в среде системы реального времени

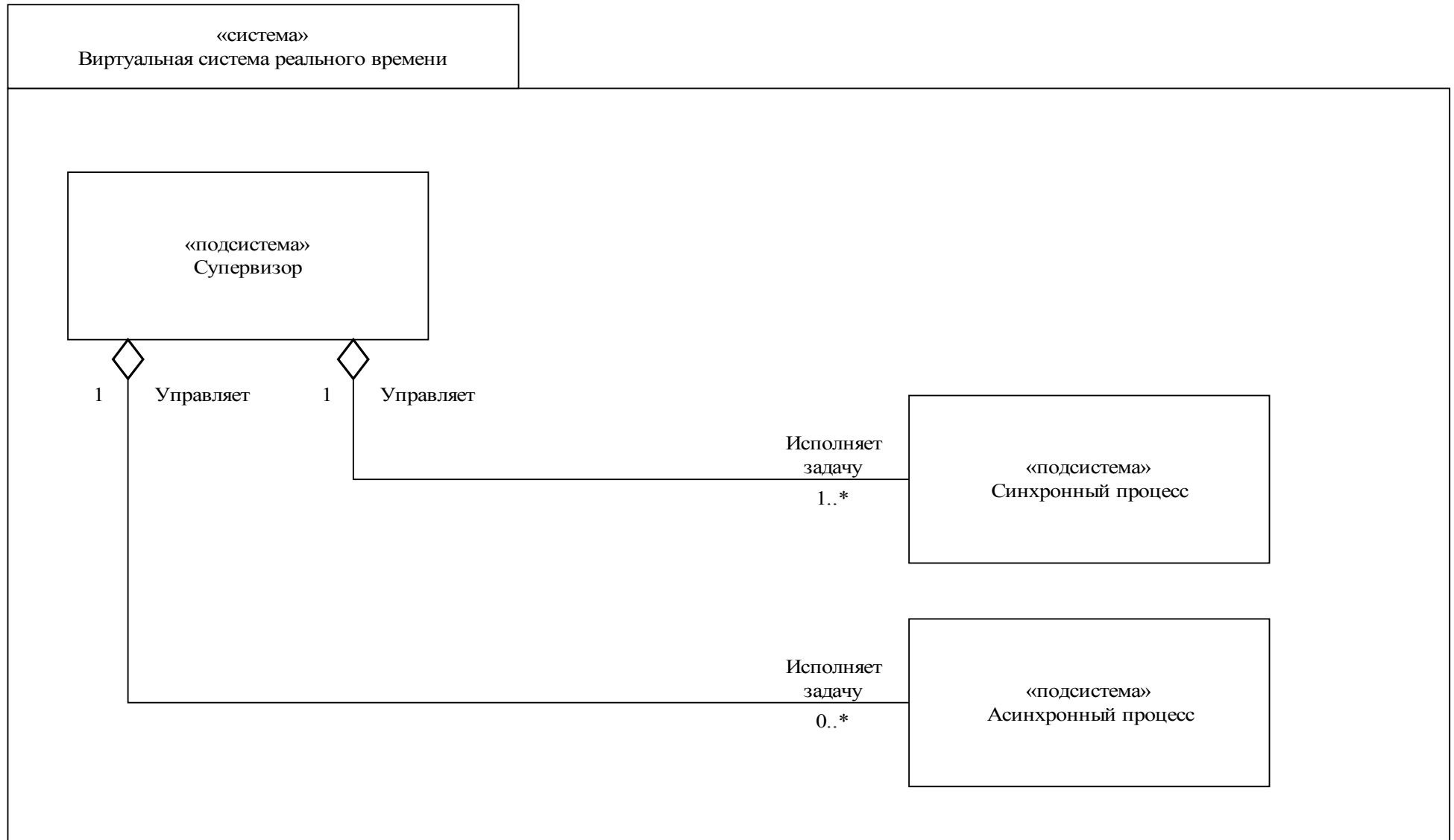


Рисунок 2.1. Архитектура виртуальной системы реального времени

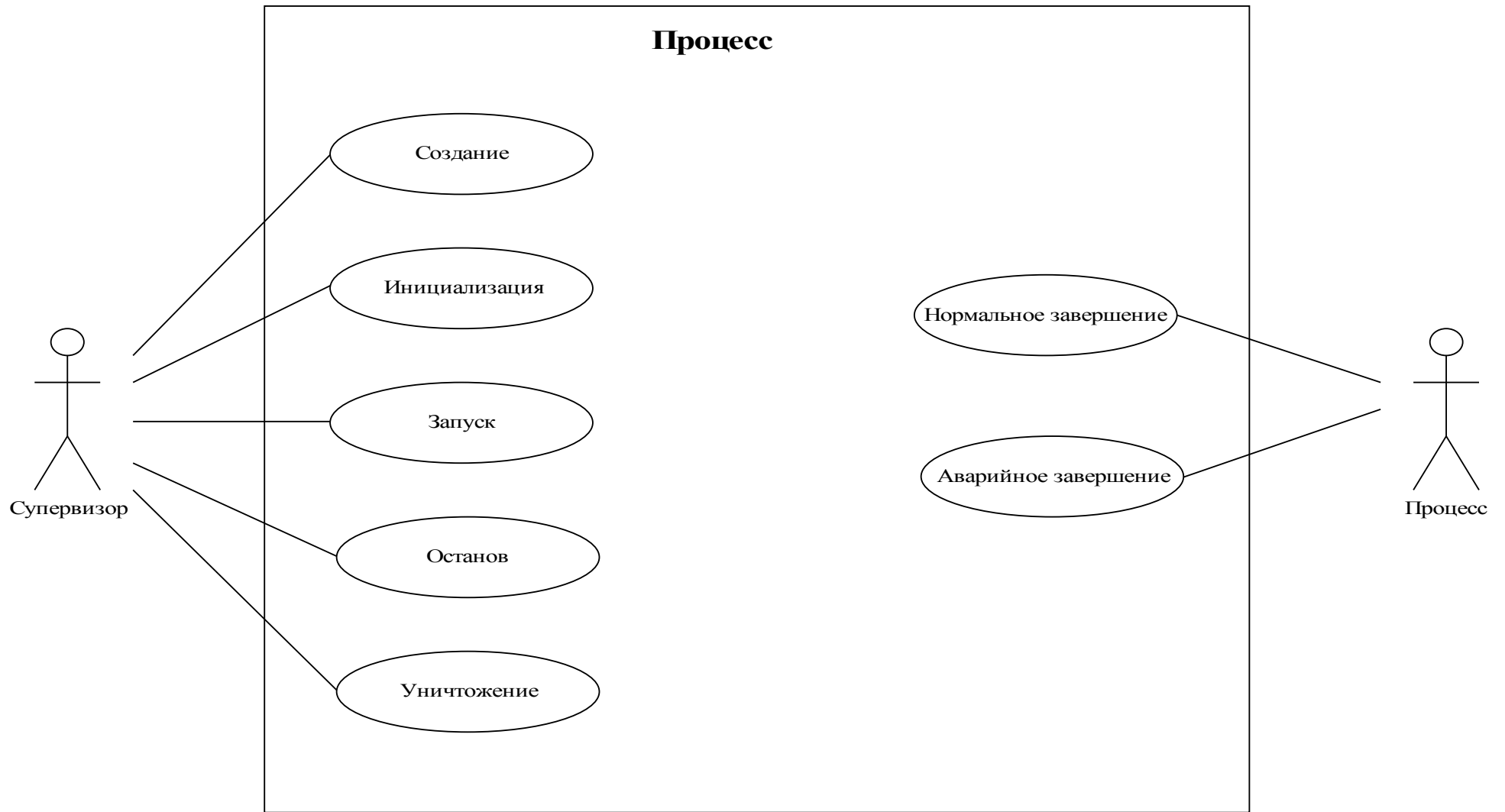


Рисунок 2.2. Прецеденты управления процессом

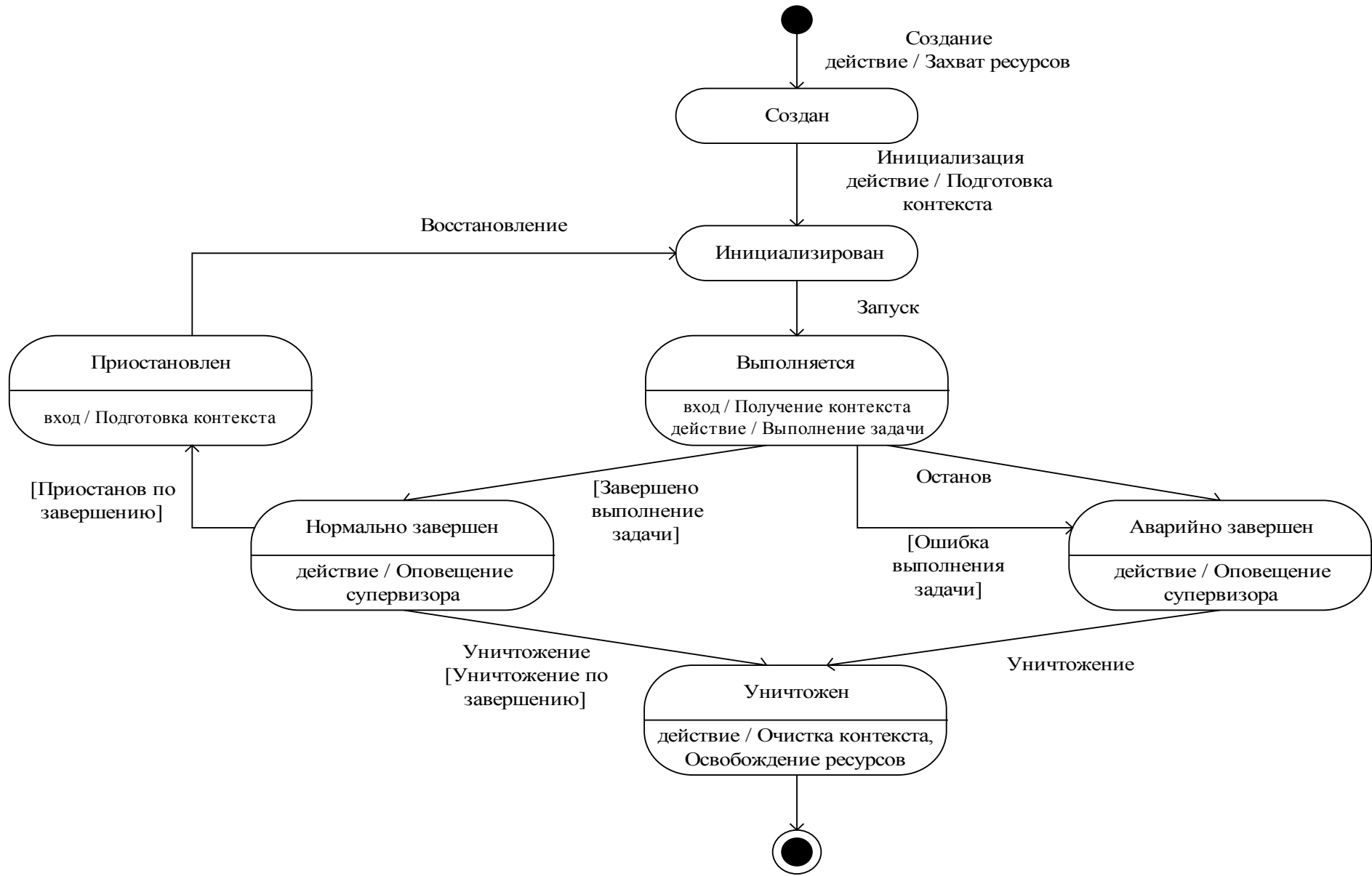


Рисунок 2.3. Состояния процесса

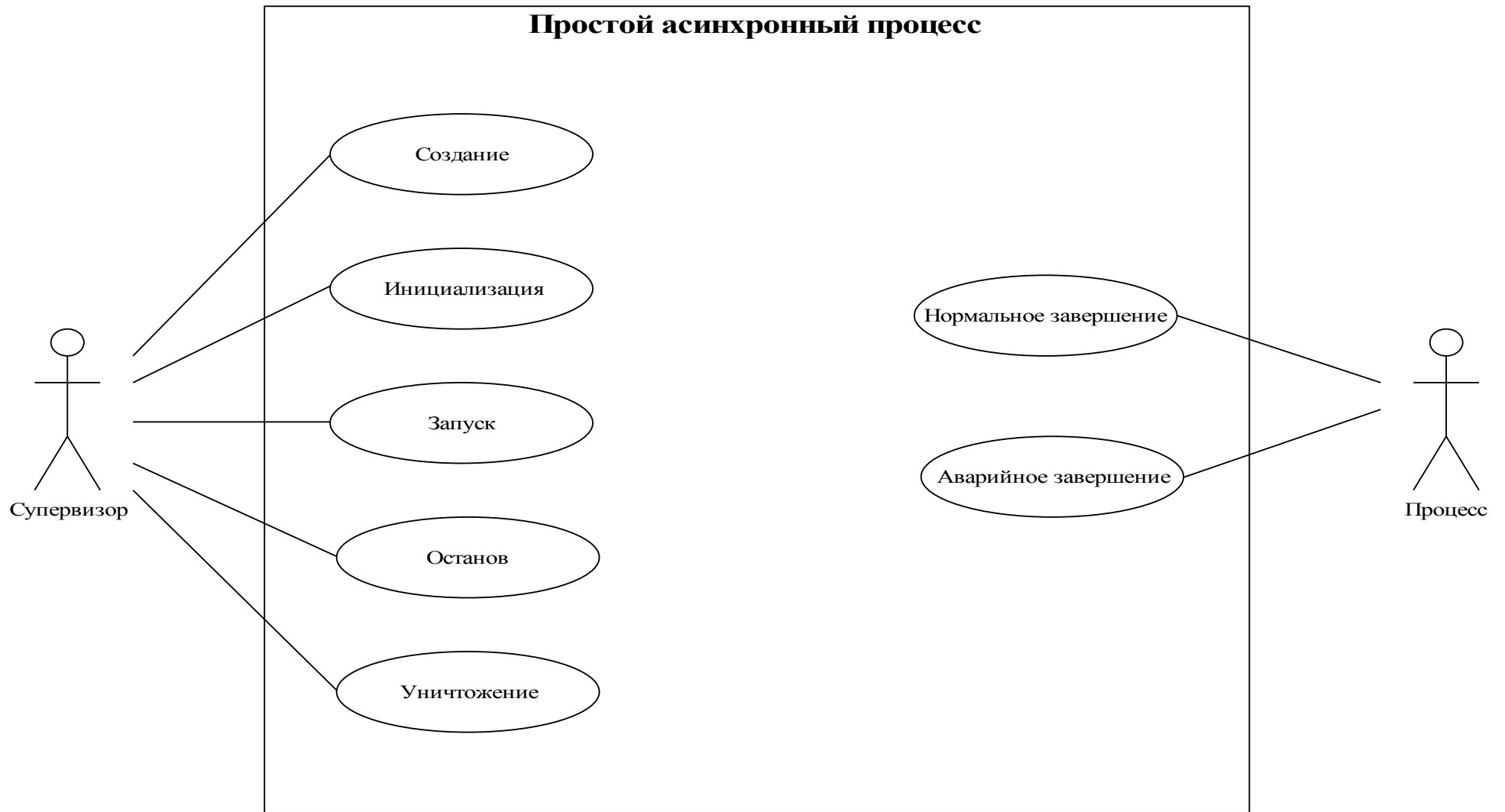


Рисунок 2.4. Прецеденты управления простым асинхронным процессом

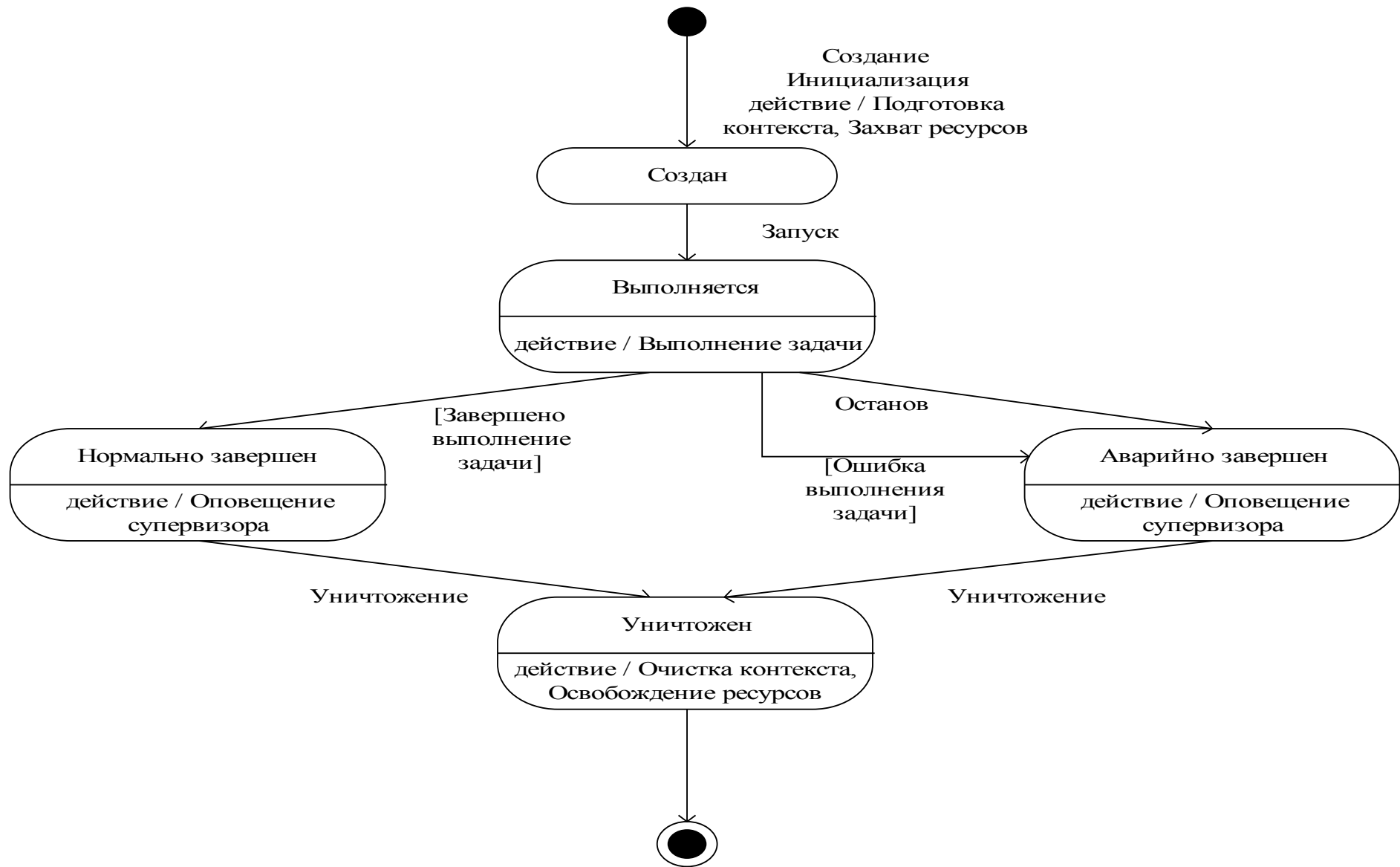


Рисунок 2.5. Состояния простого асинхронного процесса



Рисунок 2.6. Прецеденты управления сложным асинхронным процессом

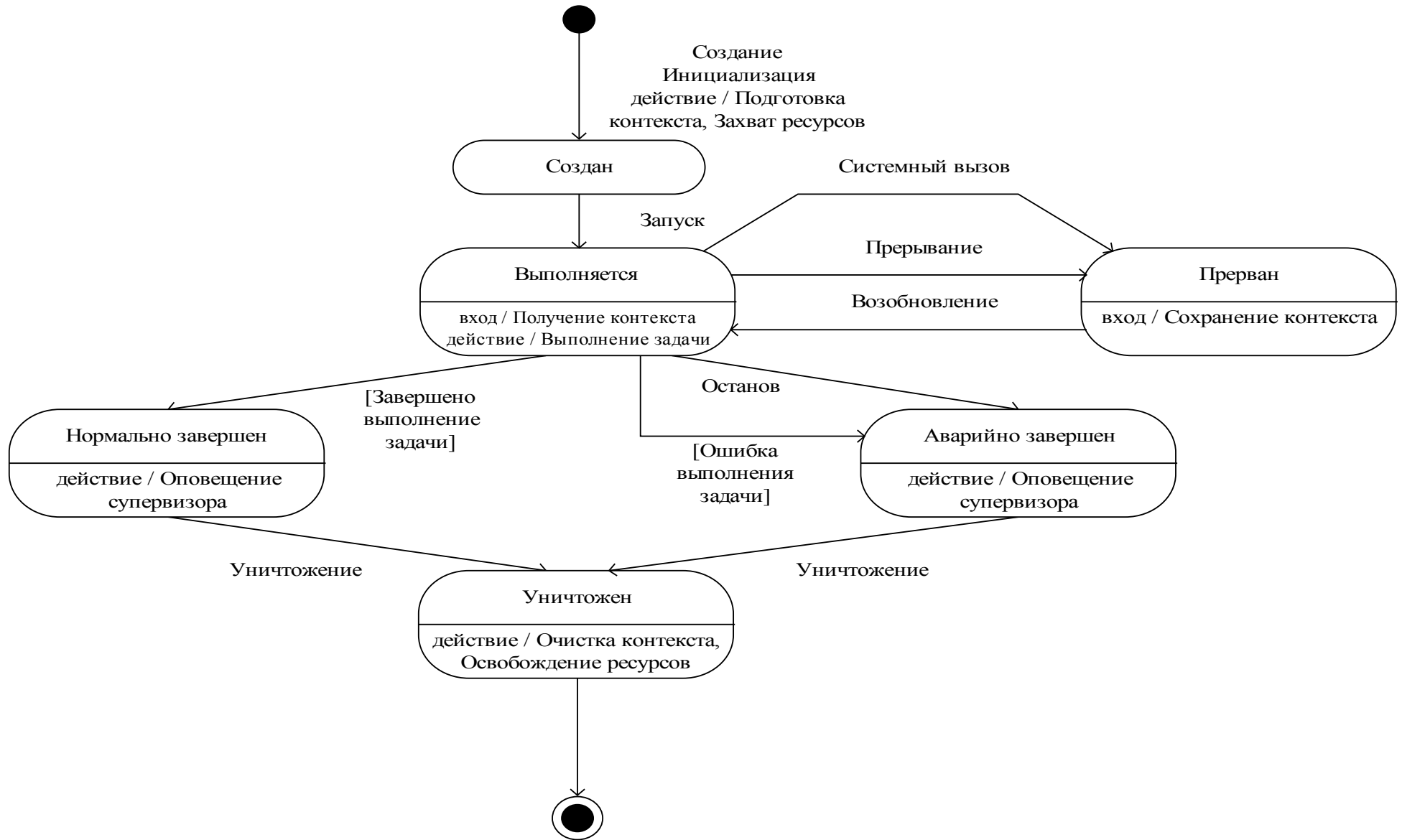


Рисунок 2.7. Состояния сложного асинхронного процесса



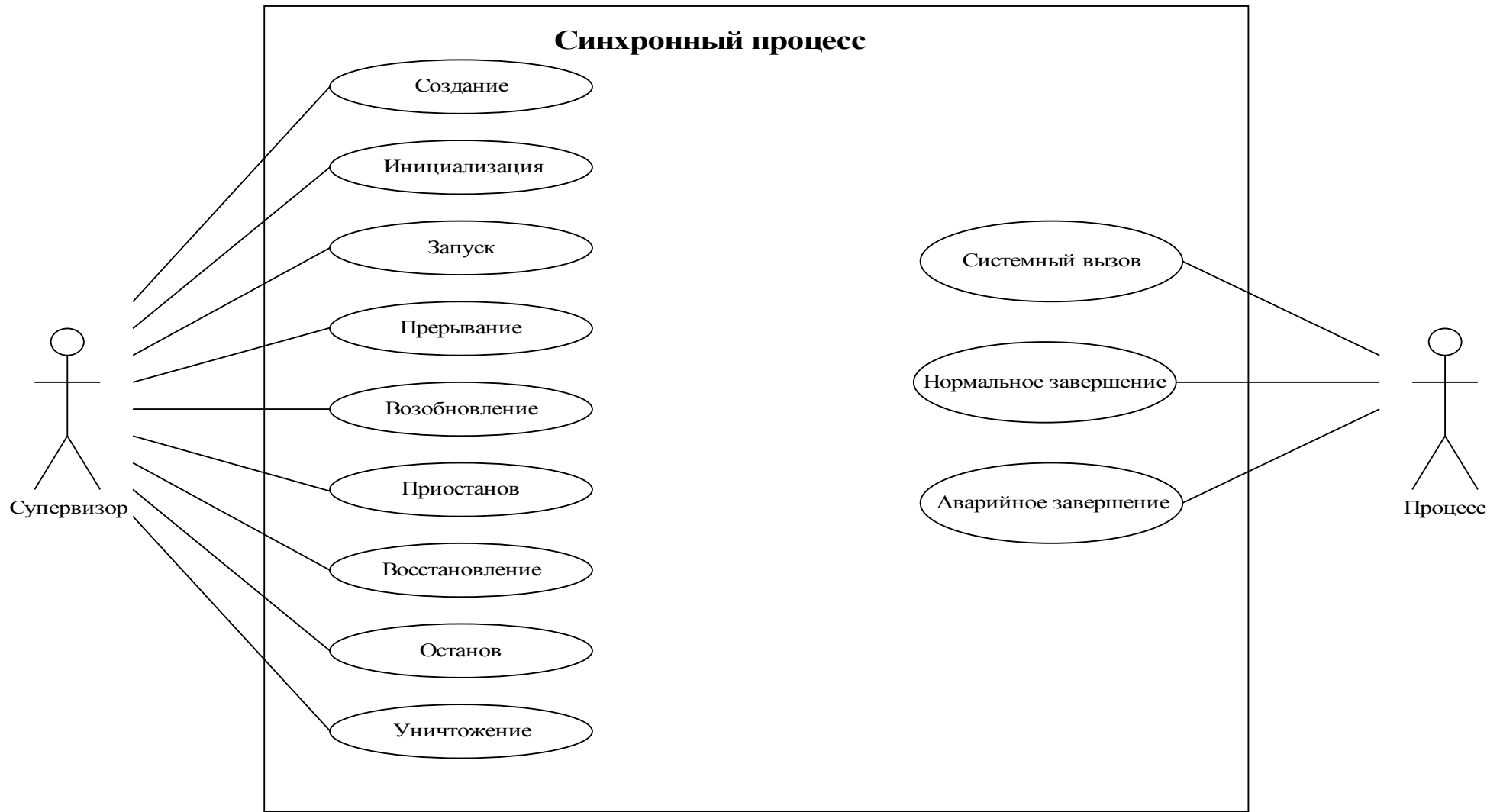


Рисунок 2.8. Прецеденты управления синхронным процессом

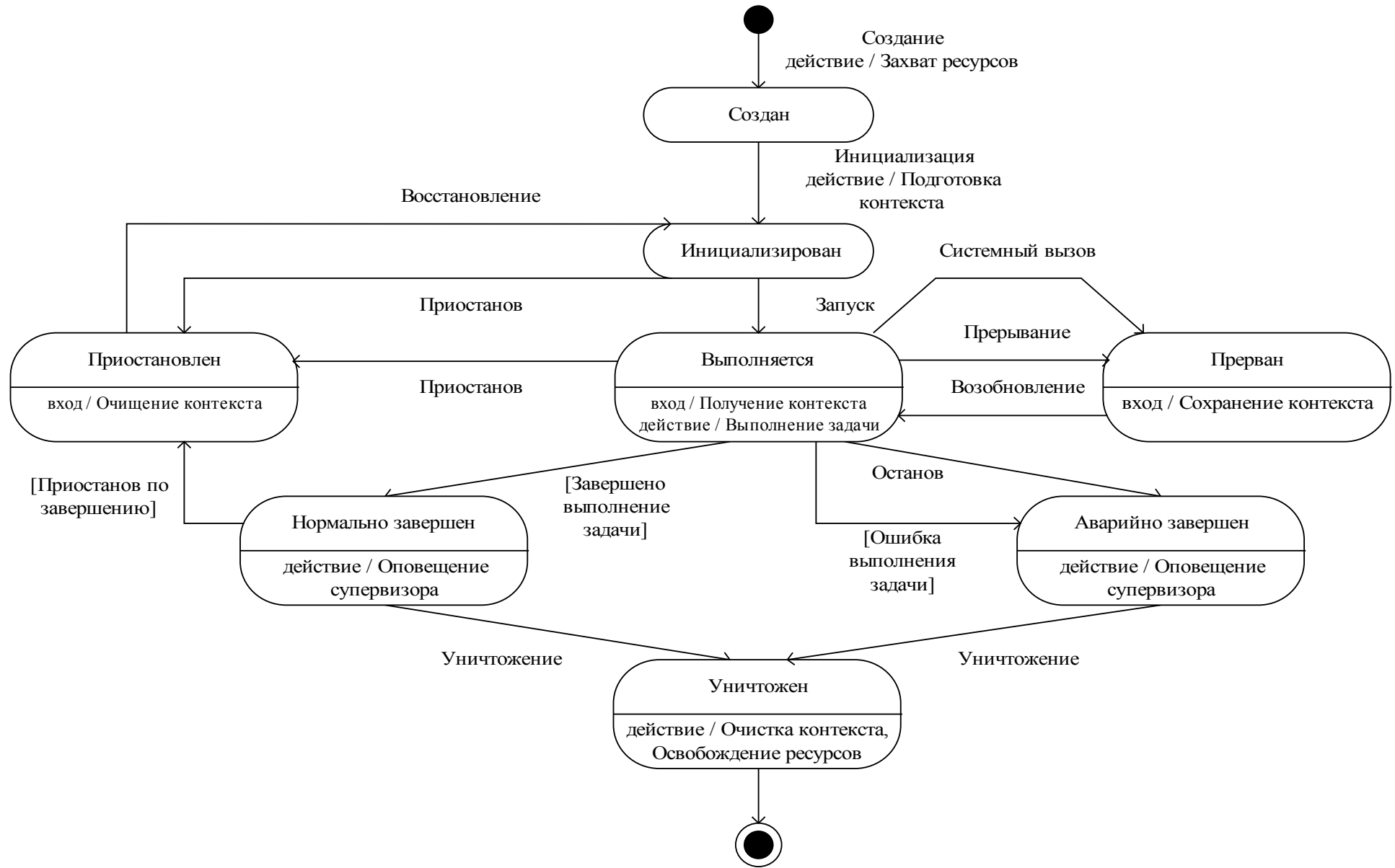


Рисунок 2.9. Состояния синхронного процесса

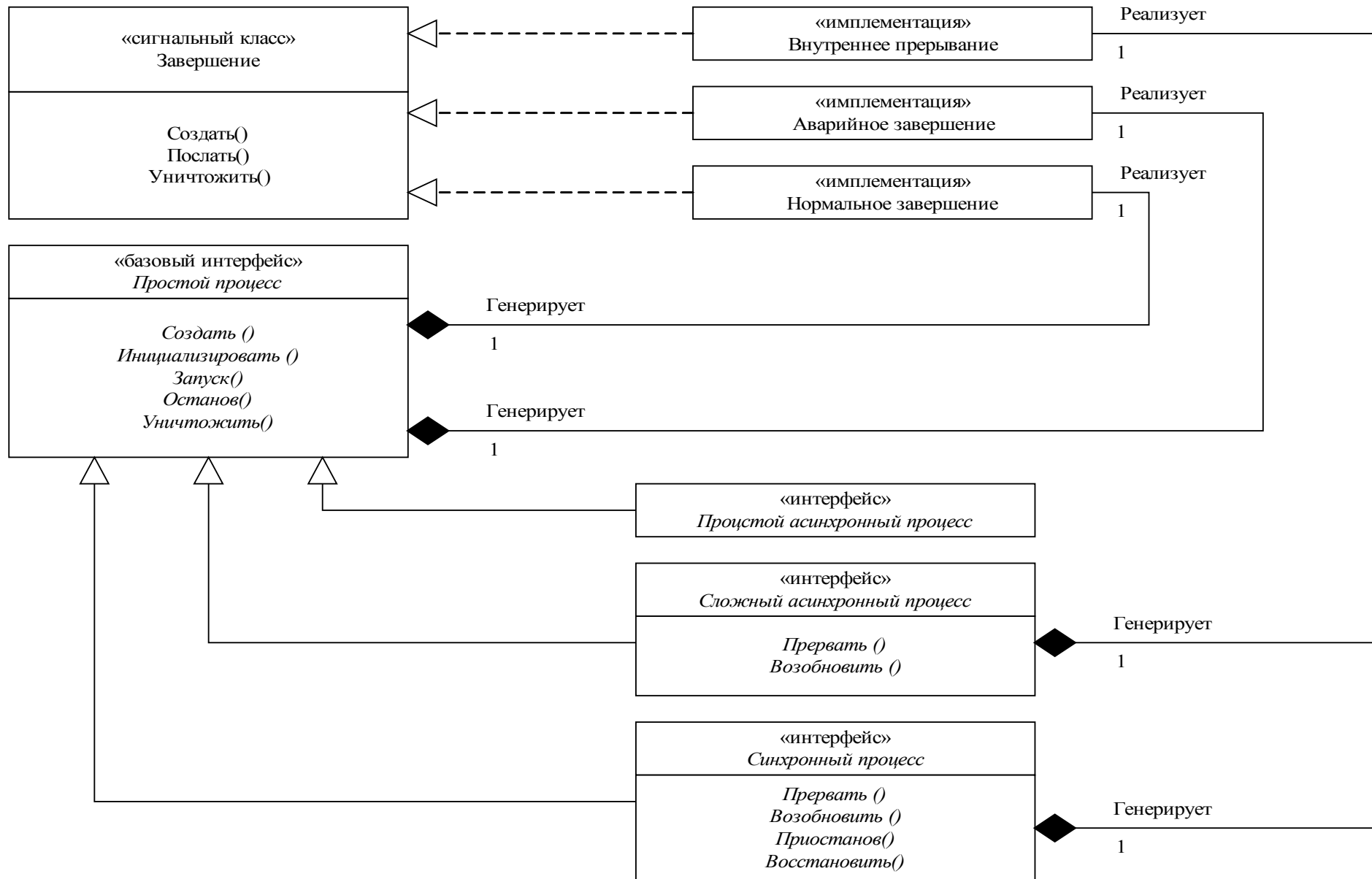


Рисунок 2.10. Статическая диаграмма модели процессов

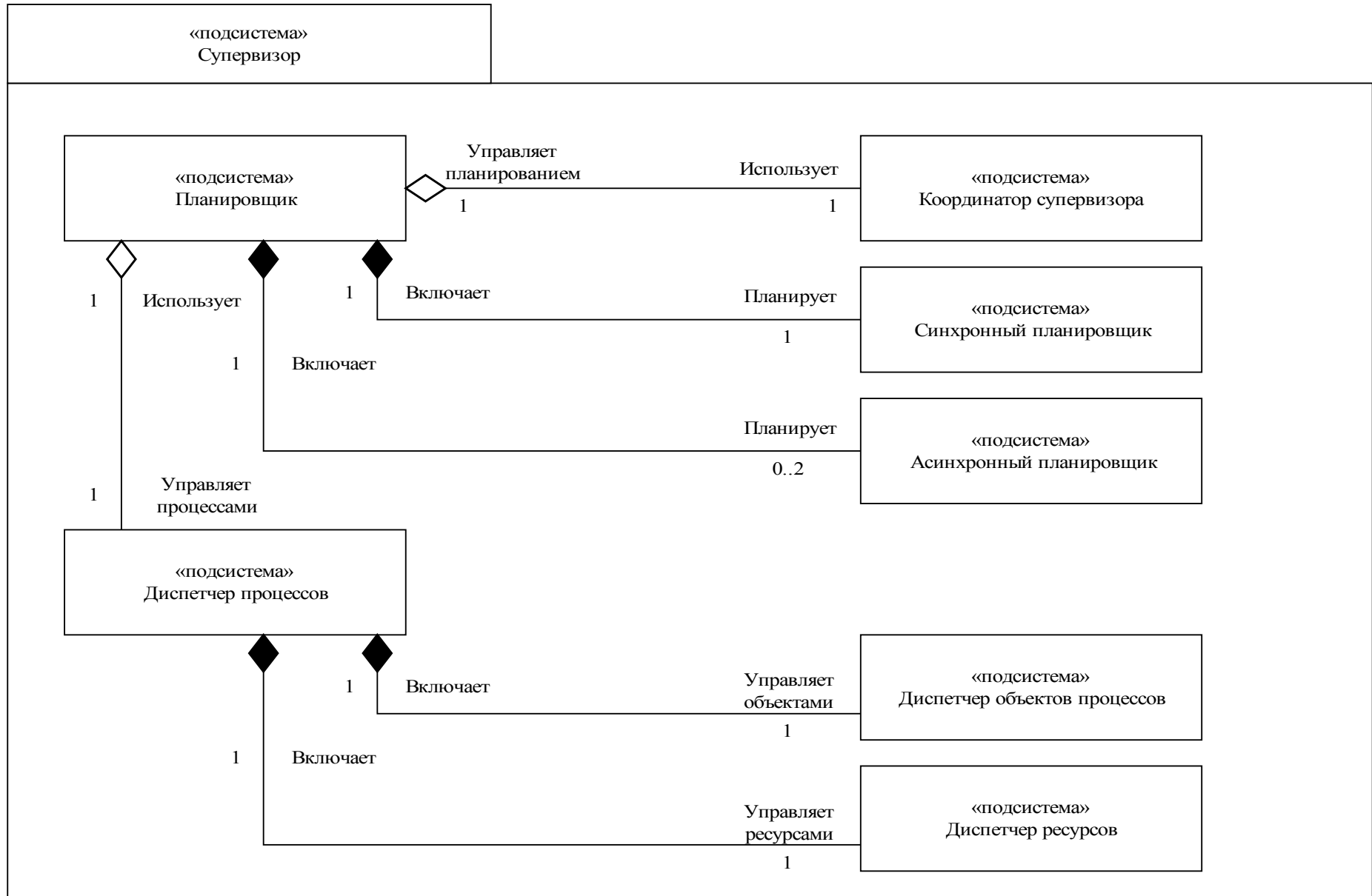


Рисунок 2.11. Архитектура супервизора

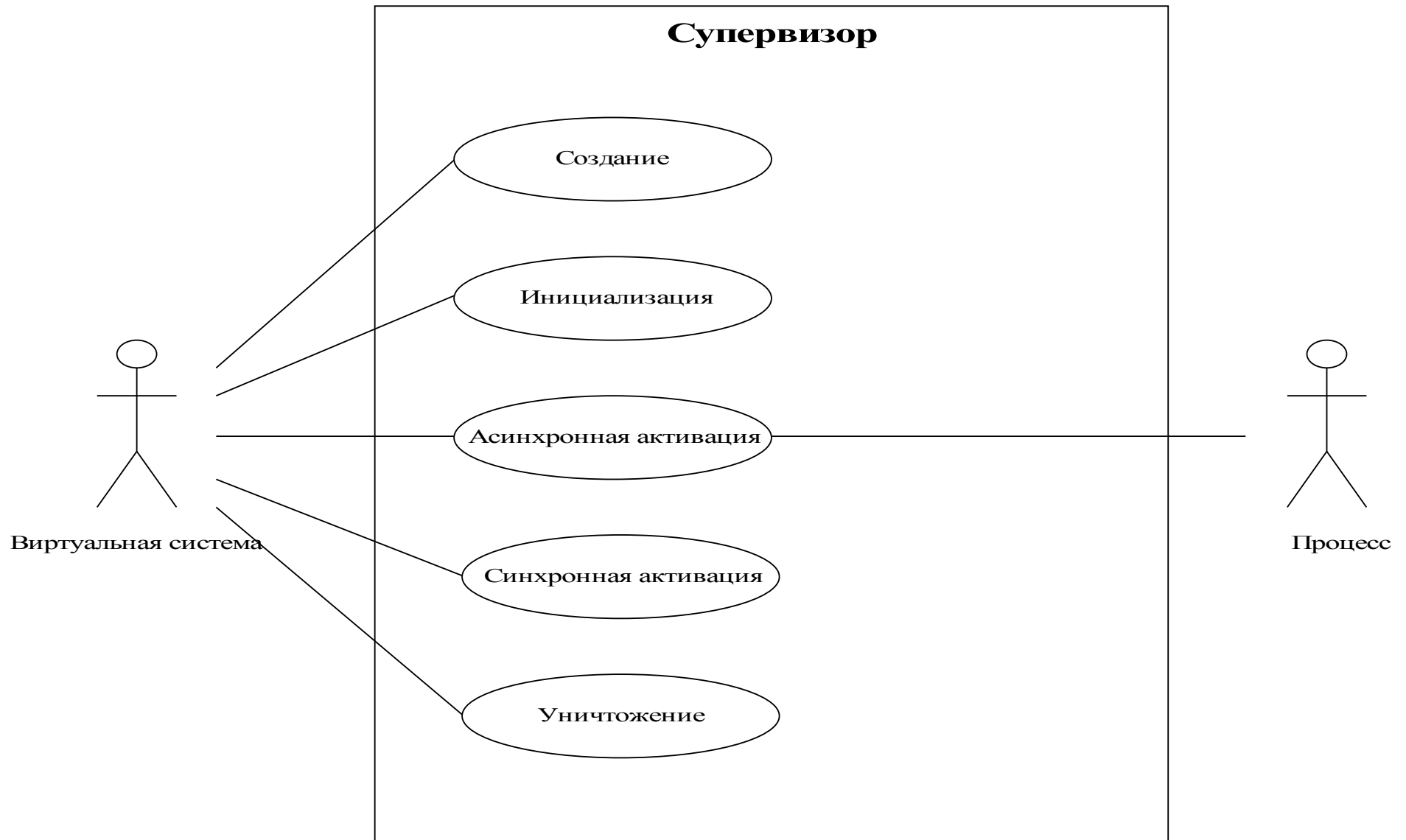


Рисунок 2.12. Прецеденты управления супервизором



Рисунок 2.13. Прецеденты активации супервизора

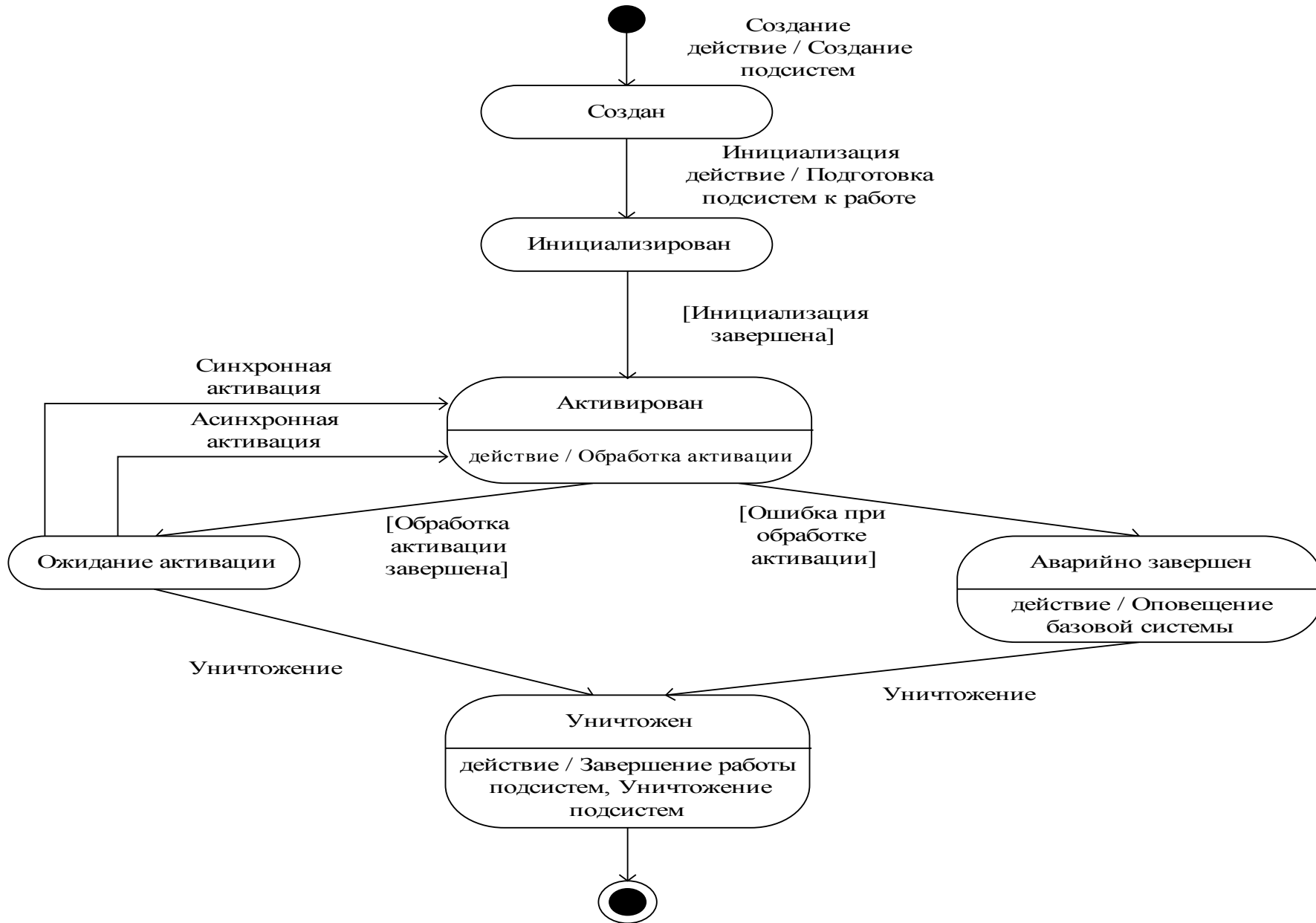


Рисунок 2.14. Состояния супервизора

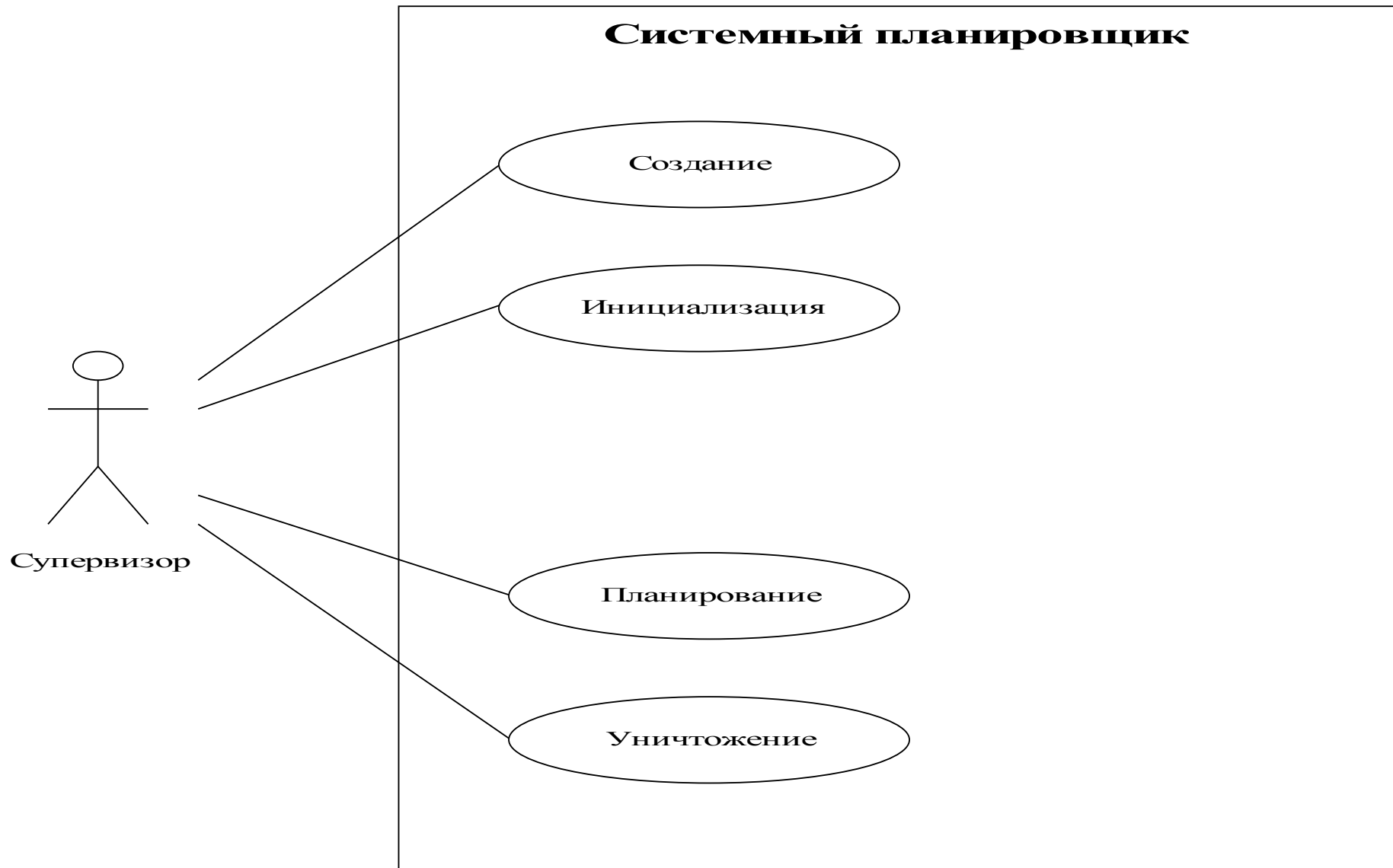


Рисунок 2.15. Прецеденты системного планировщика





Рисунок 2.16. Состояния планировщика

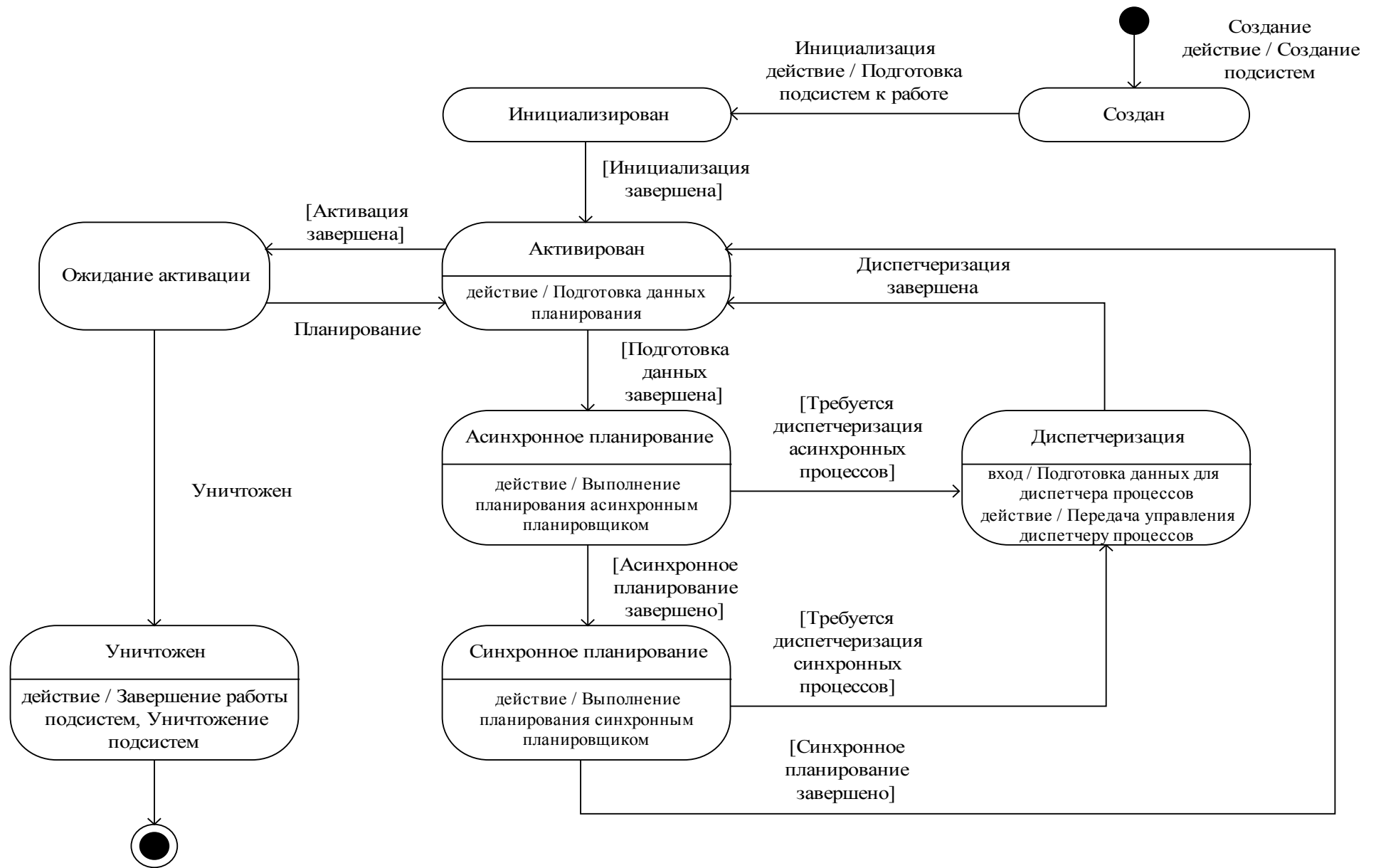


Рисунок 2.17. Состояния системного планировщика

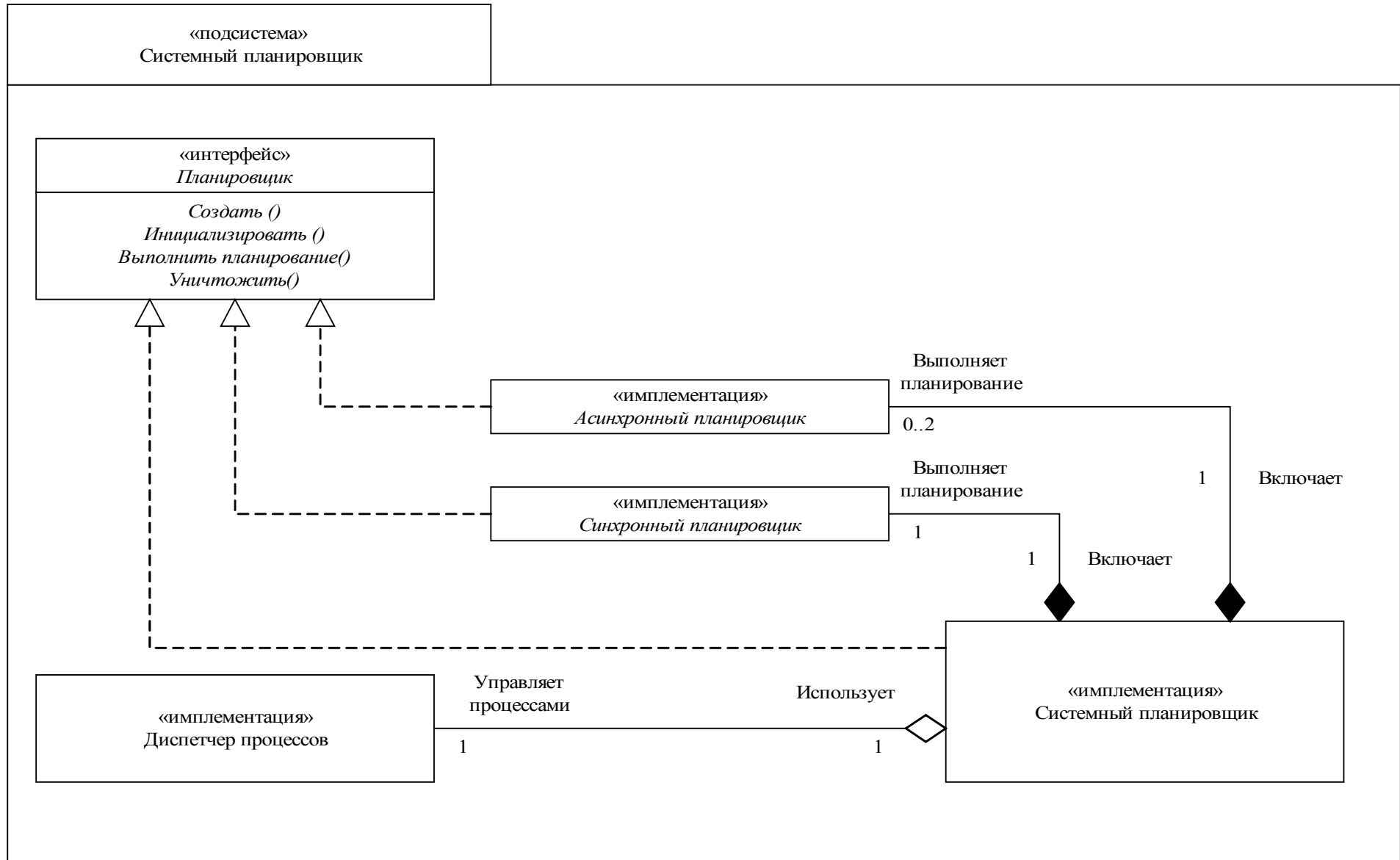


Рисунок 2.18. Статическая диаграмма системного планировщика



Рисунок 2.19. Прецеденты управления диспетчером процессов



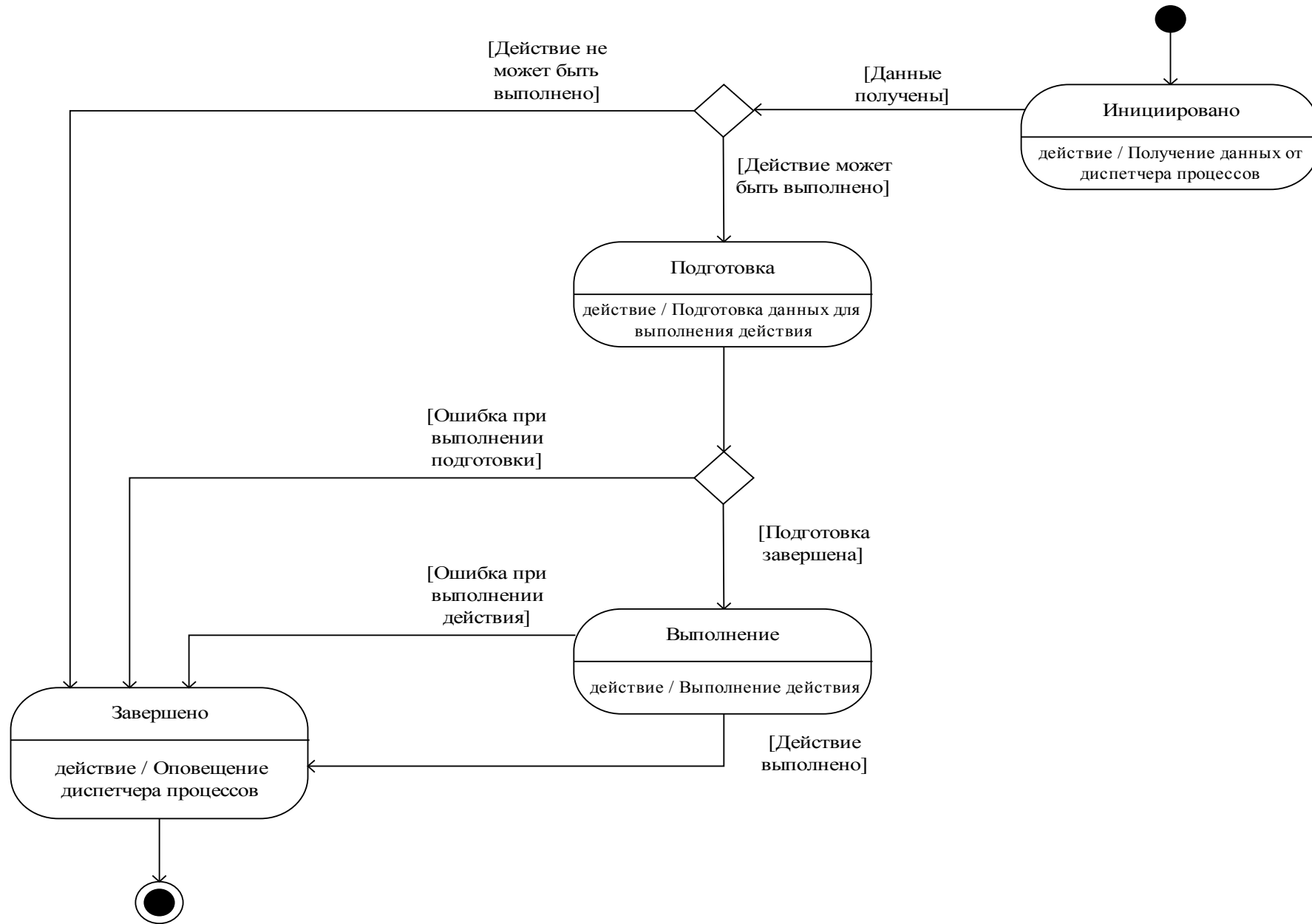


Рисунок 2.21. Состояния действия диспетчера процессов

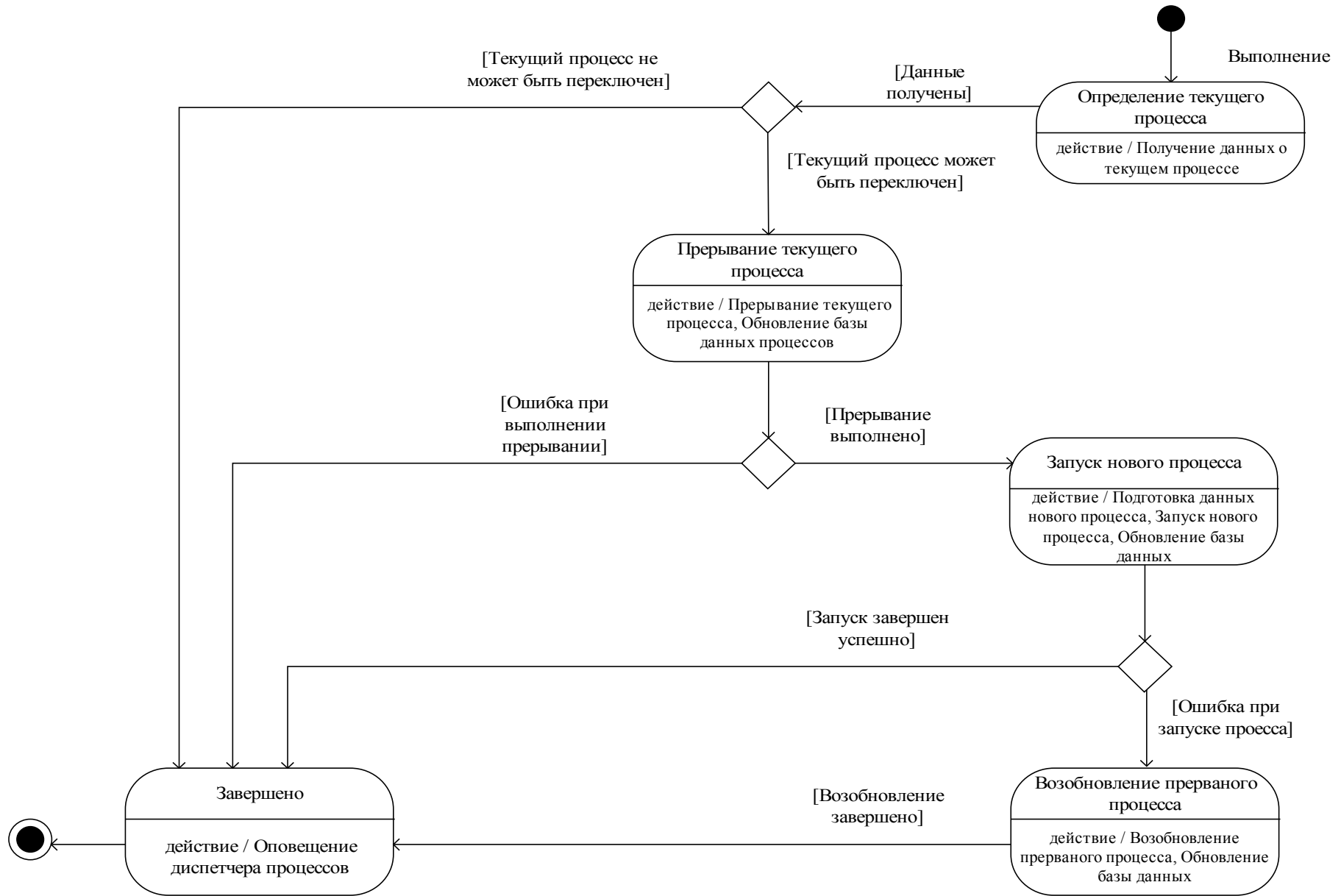


Рисунок 2.22. Состояния выполнения переключения

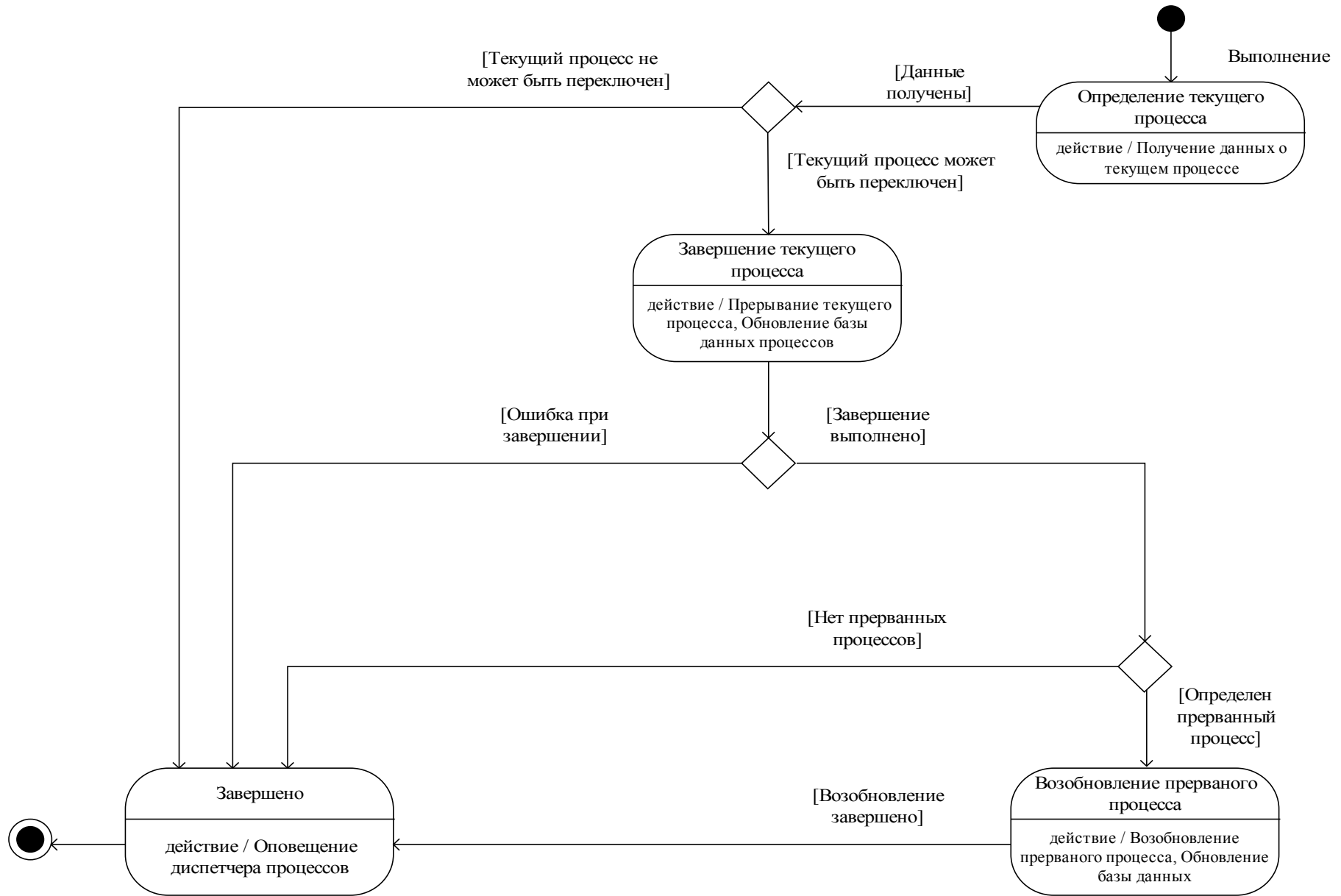


Рисунок 2.23. Состояния выполнения завершения



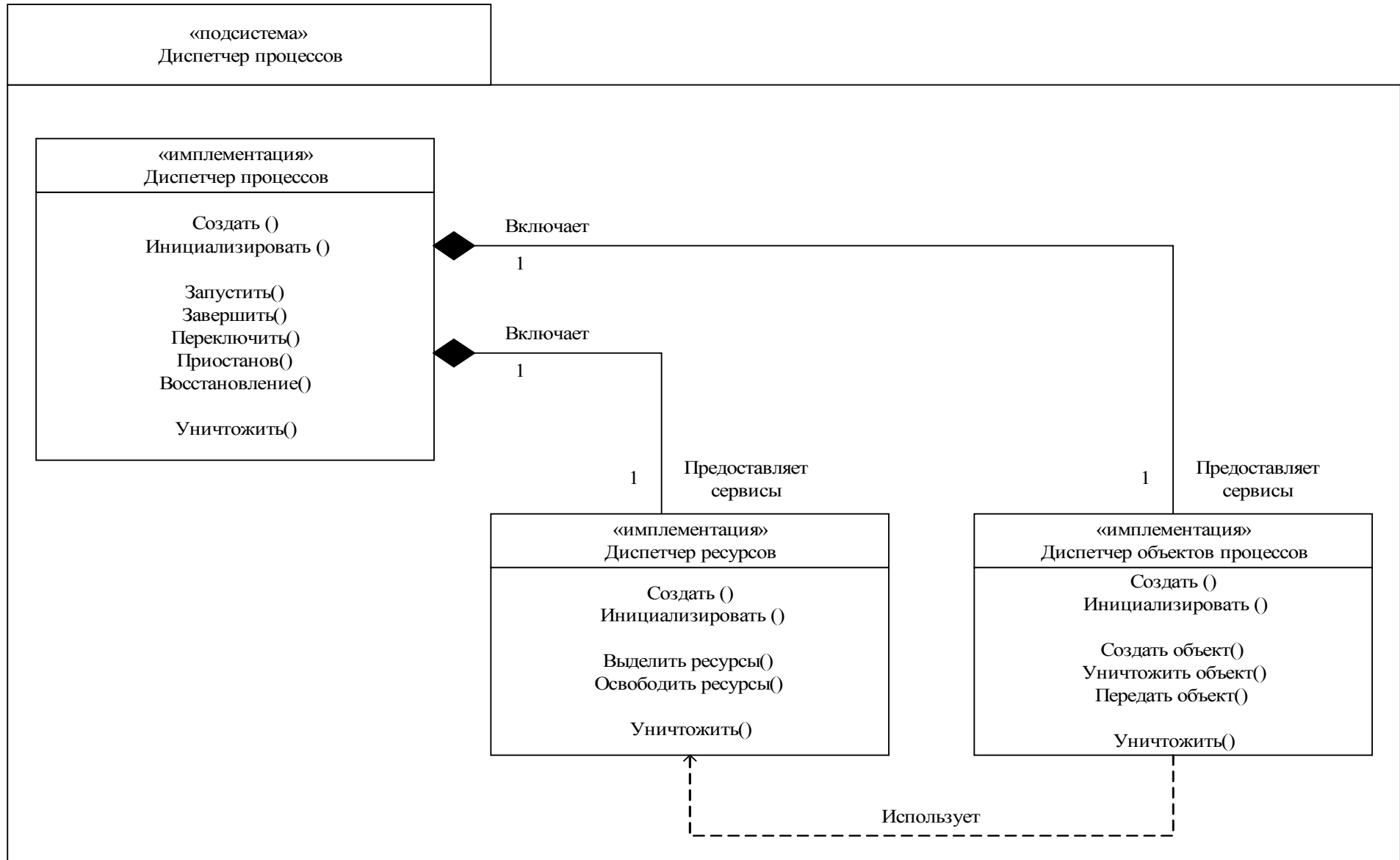


Рисунок 2.24. Статическая диаграмма диспетчера процессов